

BEST AVAILABLE COPY
PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2004-088449

(43)Date of publication of application : 18.03.2004

H03M 13/19

G06F 11/10

H03M 13/39

(71)Applicant : SONY CORP

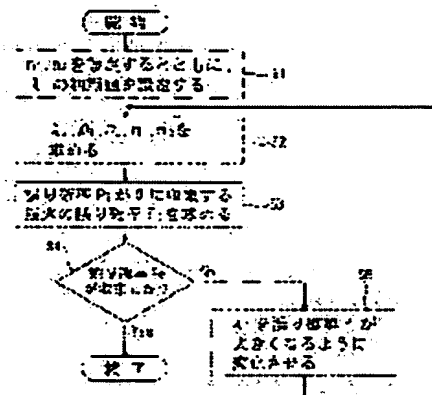
(72)Inventor : KIKUCHI ATSUSHI
HATTORI MASAYUKI

(54) ENCODER AND ENCODING METHOD, DECODER AND DECODING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To improve code performance by extending the application of a calculation expression for determining a threshold δ^* of an error probability which is applicable to a regular LDPC (low density parity check) code so as to be applicable to an irregular LDPC code.

SOLUTION: A degree sequence calculating section in an encoder expresses a degree sequence expressing the distribution of the number of "1" in a longitudinal direction in an inspection matrix by a polynomial consisting of the sum of two terms i.e. two different types of the numbers n_1 , n_2 of "1" and proportions λ_1 , λ_2 , of the two types of the numbers n_1 , n_2 as parameters. The section also expresses a lateral degree sequence expressing the distribution of the number of "1" in a lateral direction in the inspection matrix by a polynomial consisting of the sum of two terms i.e. two different types of the numbers m_1 , m_2 of "1" and proportions p_1 , p_2 , of the two types of the numbers m_1 , m_2 as parameters. By doing this, a degree sequence in which the threshold of the error probability is the maximum is calculated.



1491-1500-1501-1502-1503-1504-1505-1506-1507-1508-1509-1510-1511-1512-1513-1514-1515-1516-1517-1518-1519-1520-1521-1522-1523-1524-1525-1526-1527-1528-1529-1530-1531-1532-1533-1534-1535-1536-1537-1538-1539-1540-1541-1542-1543-1544-1545-1546-1547-1548-1549-1550-1551-1552-1553-1554-1555-1556-1557-1558-1559-1560-1561-1562-1563-1564-1565-1566-1567-1568-1569-1570-1571-1572-1573-1574-1575-1576-1577-1578-1579-1580-1581-1582-1583-1584-1585-1586-1587-1588-1589-1590-1591-1592-1593-1594-1595-1596-1597-1598-1599-1600-1601-1602-1603-1604-1605-1606-1607-1608-1609-1610-1611-1612-1613-1614-1615-1616-1617-1618-1619-1620-1621-1622-1623-1624-1625-1626-1627-1628-1629-1630-1631-1632-1633-1634-1635-1636-1637-1638-1639-1640-1641-1642-1643-1644-1645-1646-1647-1648-1649-1650-1651-1652-1653-1654-1655-1656-1657-1658-1659-1660-1661-1662-1663-1664-1665-1666-1667-1668-1669-1670-1671-1672-1673-1674-1675-1676-1677-1678-1679-1680-1681-1682-1683-1684-1685-1686-1687-1688-1689-1690-1691-1692-1693-1694-1695-1696-1697-1698-1699-1700-1701-1702-1703-1704-1705-1706-1707-1708-1709-1710-1711-1712-1713-1714-1715-1716-1717-1718-1719-1720-1721-1722-1723-1724-1725-1726-1727-1728-1729-1730-1731-1732-1733-1734-1735-1736-1737-1738-1739-1740-1741-1742-1743-1744-1745-1746-1747-1748-1749-1750-1751-1752-1753-1754-1755-1756-1757-1758-1759-1760-1761-1762-1763-1764-1765-1766-1767-1768-1769-1770-1771-1772-1773-1774-1775-1776-1777-1778-1779-1780-1781-1782-1783-1784-1785-1786-1787-1788-1789-1790-1791-1792-1793-1794-1795-1796-1797-1798-1799-1800-1801-1802-1803-1804-1805-1806-1807-1808-1809-1810-1811-1812-1813-1814-1815-1816-1817-1818-1819-1820-1821-1822-1823-1824-1825-1826-1827-1828-1829-1830-1831-1832-1833-1834-1835-1836-1837-1838-1839-1840-1841-1842-1843-1844-1845-1846-1847-1848-1849-1850-1851-1852-1853-1854-1855-1856-1857-1858-1859-1860-1861-1862-1863-1864-1865-1866-1867-1868-1869-1870-1871-1872-1873-1874-1875-1876-1877-1878-1879-1880-1881-1882-1883-1884-1885-1886-1887-1888-1889-1890-1891-1892-1893-1894-1895-1896-1897-1898-1899-1900-1901-1902-1903-1904-1905-1906-1907-1908-1909-1910-1911-1912-1913-1914-1915-1916-1917-1918-1919-1920-1921-1922-1923-1924-1925-1926-1927-1928-1929-1930-1931-1932-1933-1934-1935-1936-1937-1938-1939-1940-1941-1942-1943-1944-1945-1946-1947-1948-1949-1950-1951-1952-1953-1954-1955-1956-1957-1958-1959-1960-1961-1962-1963-1964-1965-1966-1967-1968-1969-1970-1971-1972-1973-1974-1975-1976-1977-1978-1979-1980-1981-1982-1983-1984-1985-1986-1987-1988-1989-1990-1991-1992-1993-1994-1995-1996-1997-1998-1999-2000-2001-2002-2003-2004-2005-2006-2007-2008-2009-2010-2011-2012-2013-2014-2015-2016-2017-2018-2019-2020-2021-2022-2023-2024-2025-2026-2027-2028-2029-2030-2031-2032-2033-2034-2035-2036-2037-2038-2039-2040-2041-2042-2043-2044-2045-2046-2047-2048-2049-2050-2051-2052-2053-2054-2055-2056-2057-2058-2059-2060-2061-2062-2063-2064-2065-2066-2067-2068-2069-2070-2071-2072-2073-2074-2075-2076-2077-2078-2079-2080-2081-2082-2083-2084-2085-2086-2087-2088-2089-2090-2091-2092-2093-2094-2095-2096-2097-2098-2099-2100-2101-2102-2103-2104-2105-2106-2107-2108-2109-2110-2111-2112-2113-2114-2115-2116-2117-2118-2119-2120-2121-2122-2123-2124-2125-2126-2127-2128-2129-2130-2131-2132-2133-2134-2135-2136-2137-2138-2139-2140-2141-2142-2143-2144-2145-2146-2147-2148-2149-2150-2151-2152-2153-2154-2155-2156-2157-2158-2159-2160-2161-2162-2163-2164-2165-2166-2167-2168-2169-2170-2171-2172-2173-2174-2175-2176-2177-2178-2179-2180-2181-2182-2183-2184-2185-2186-2187-2188-2189-2190-2191-2192-2193-2194-2195-2196-2197-2198-2199-2200-2201-2202-2203-2204-2205-2206-2207-2208-2209-2210-2211-2212-2213-2214-2215-2216-2217-2218-2219-2220-2221-2222-2223-2224-2225-2226-2227-2228-2229-2230-2231-2232-2233-2234-2235-2236-2237-2238-2239-2240-2241-2242-2243-2244-2245-2246-2247-2248-2249-2250-2251-2252-2253-2254-2255-2256-2257-2258-2259-2260-2261-2262-2263-2264-2265-2266-2267-2268-2269-2270-2271-2272-2273-2274-2275-2276-2277-2278-2279-2280-2281-2282-2283-2284-2285-2286-2287-2288-2289-2290-2291-2292-2293-2294-2295-2296-2297-2298-2299-2300-2301-2302-2303-2304-2305-2306-2307-2308-2309-2310-2311-2312-2313-2314-2315-2316-2317

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2004-88449

(P2004-88449A)

(43) 公開日 平成16年3月18日(2004. 3. 18)

(51) Int. Cl.⁷

H03M 13/19

G06F 11/10

H03M 13/39

F 1

H03M 13/19

G06F 11/10 320A

H03M 13/39

テーマコード (参考)

5B001

5J065

審査請求 未請求 請求項の数 16 O L (全 38 頁)

(21) 出願番号 特願2002-247102 (P2002-247102)
(22) 出願日 平成14年8月27日 (2002. 8. 27)(71) 出願人 000002185
ソニー株式会社
東京都品川区北品川6丁目7番35号
(74) 代理人 100110434
弁理士 佐藤 勝
(72) 発明者 菊池 敦
神奈川県横浜市保土ヶ谷区新井町220の
20
(72) 発明者 服部 雅之
東京都品川区北品川6丁目7番35号 ソ
ニー株式会社内
Fターム(参考) 5B001 AA02 AB03 AC02 AC05 AE04
AE07
5J065 AA01 AB01 AC02 AC04 AD02
AE01 AF02 AG01 AH01 AH06
AH07 AH19

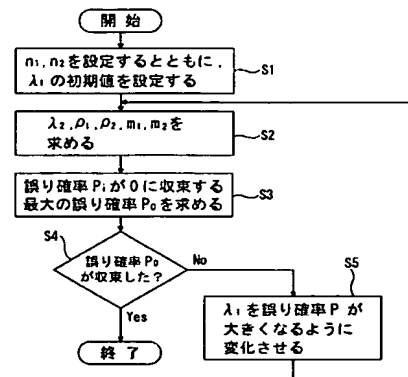
(54) 【発明の名称】 符号化装置及び符号化方法、並びに復号装置及び復号方法

(57) 【要約】

【課題】 レギュラーLDPC符号に対して適用可能な誤り確率の閾値 δ^* を求めるための算出式を、イレギュラーLDPC符号に対して適用可能に拡張し、符号性能を向上させる。

【解決手段】 符号化装置におけるディグリー・シーケンス算出部は、検査行列における縦方向の"1"の個数の分布を表すディグリー・シーケンスを、"1"の個数として異なる2種類の個数 n_1 、 n_2 とこれら2種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする2項の和からなる多項式で表現するとともに、検査行列における横方向の"1"の個数の分布を表す横方向ディグリー・シーケンスを、"1"の個数として異なる2種類の個数 m_1 、 m_2 とこれら2種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする2項の和からなる多項式で表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出する。

【選択図】 図9



ディグリー・シーケンス算出部における一連の処理工程

【特許請求の範囲】

【請求項 1】

入力されたデータに対して低密度パリティ検査符号による符号化を行う符号化装置であって、

検査行列における 1 の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出手段と、

上記ディグリー・シーケンス算出手段によって算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成手段と、

上記検査行列生成手段によって生成された検査行列を用いて符号化を行う符号化手段とを備え、

上記ディグリー・シーケンス算出手段は、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 n_1 、 n_2 とこれら 2 種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式 (1) で表される 2 項の和からなる多項式で表現するとともに、上記検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 m_1 、 m_2 とこれら 2 種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式 (2) で表される 2 項の和からなる多項式で表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出すること

を特徴とする符号化装置。

【数 1】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

【数 2】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

【請求項 2】

上記ディグリー・シーケンス算出手段は、検査行列における縦方向の 1 の個数 n_1 、 n_2 と、割合 λ_1 、 λ_2 のうち一方の割合 λ_1 の初期値とが任意に設定され、これらの個数 n_1 、 n_2 、及び割合 λ_1 に基づいて、上記縦方向ディグリー・シーケンスにおける他方の割合 λ_2 、並びに上記横方向ディグリー・シーケンスにおける個数 m_1 、 m_2 、及び割合 ρ_1 、 ρ_2 を求めること

を特徴とする請求項 1 記載の符号化装置。

【請求項 3】

上記ディグリー・シーケンス算出手段は、所定回数の繰り返し復号後の誤り確率が 0 に収束するクロスオーバーの誤り確率の最大値を求めること

を特徴とする請求項 2 記載の符号化装置。

【請求項 4】

上記符号化手段は、上記検査行列生成手段によって生成された検査行列に基づいて生成行列を生成し、上記生成行列を入力されたデータに対して積算すること
を特徴とする請求項 1 記載の符号化装置。

【請求項 5】

上記符号化手段は、符号化率が $1/2$ の符号化を行うこと
を特徴とする請求項 1 記載の符号化装置。

【請求項 6】

入力されたデータに対して低密度パリティ検査符号による符号化を行う符号化方法であって、

検査行列における 1 の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出工程と、

上記ディグリー・シーケンス算出工程にて算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成工程と、

上記検査行列生成工程にて生成された検査行列を用いて符号化を行う符号化工程とを備え、

上記ディグリー・シーケンス算出工程では、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスが、1 の個数として異なる 2 種類の個数 n_1 、 n_2 とこれら 2 種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式 (1)

で表される 2 項の和からなる多項式で表現されるとともに、上記検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケンスが、1 の個数として異なる 2 種類の個数 m_1 、 m_2 とこれら 2 種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式 (2) で表される 2 項の和からなる多項式で表現され、誤り確率の閾値を最大とするディグリー・シーケンスが算出されること

を特徴とする符号化方法。

【数 3】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

【数 4】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

【請求項 7】

上記ディグリー・シーケンス算出工程では、検査行列における縦方向の 1 の個数 n_1 、 n_2 と、割合 λ_1 、 λ_2 のうち一方の割合 λ_1 の初期値とが任意に設定され、これらの個数 n_1 、 n_2 、及び割合 λ_1 に基づいて、上記縦方向ディグリー・シーケンスにおける他方の割合 λ_2 、並びに上記横方向ディグリー・シーケンスにおける個数 m_1 、 m_2 、及び割

合 ρ_1, ρ_2 が求められること
を特徴とする請求項 6 記載の符号化方法。

【請求項 8】

上記ディグリー・シーケンス算出工程では、所定回数の繰り返し復号後の誤り確率が 0 に収束するクロスオーバーの誤り確率の最大値が求められること
を特徴とする請求項 7 記載の符号化方法。

【請求項 9】

上記符号化工程では、上記検査行列生成工程にて生成された検査行列に基づいて生成行列が生成され、上記生成行列が入力されたデータに対して積算されること
を特徴とする請求項 6 記載の符号化方法。

10

【請求項 10】

上記符号化工程では、符号化率が $1/2$ の符号化が行われること
を特徴とする請求項 6 記載の符号化方法。

【請求項 11】

検査行列における 1 の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出手段と、上記ディグリー・シーケンス算出手段によって算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成手段と、上記検査行列生成手段によって生成された検査行列を用いて符号化を行う符号化手段とを備え、上記ディグリー・シーケンス算出手段は、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 n_1, n_2 とこれら 2 種類の個数 n_1, n_2 の割合 λ_1, λ_2 とをパラメータとする下記一般式 (1) で表される 2 項の和からなる多項式で表現するとともに、上記検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 m_1, m_2 とこれら 2 種類の個数 m_1, m_2 の割合 ρ_1, ρ_2 とをパラメータとする下記一般式 (2) で表される 2 項の和からなる多項式で表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出する符号化装置によって低密度パリティ検査符号による符号化が施された符号の復号を行う復号装置であって、

20

上記符号化装置から送信されたデータを受信値として受信する受信手段と、上記受信手段によって受信された受信値に基づいて情報ビットとしてのメッセージを算出するメッセージ算出手段とを備えること
を特徴とする復号装置。

30

【数 5】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1 \quad \dots (1)$

40

【数 6】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1 \quad \dots (2)$

10

【請求項 1 2】

上記メッセージ算出手段は、上記受信手段によって受信された受信値に基づいてバリアブルノードから出力されるメッセージを算出し、さらに、このメッセージに基づいて、チェックノードから出力されるメッセージを算出する一連の復号動作を所定の回数だけ反復して行うこと

を特徴とする請求項 1 1 記載の復号装置。

【請求項 1 3】

上記メッセージ算出手段は、ギャラガのアルゴリズム A に基づく復号処理を行うことを特徴とする請求項 1 2 記載の復号装置。

【請求項 1 4】

検査行列における 1 の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出工程と、上記ディグリー・シーケンス算出工程にて算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成工程と、上記検査行列生成工程にて生成された検査行列を用いて符号化を行う符号化工程とを備え、上記ディグリー・シーケンス算出工程では、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスが、1 の個数として異なる 2 種類の個数 n_1 、 n_2 とこれら 2 種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式 (1) で表される 2 項の和からなる多項式で表現されるとともに、上記検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケンスが、1 の個数として異なる 2 種類の個数 m_1 、 m_2 とこれら 2 種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式 (2) で表される 2 項の和からなる多項式で表現され、誤り確率の閾値を最大とするディグリー・シーケンスが算出される符号化方法を用いて低密度パリティ検査符号による符号化が施された符号の復号を行う復号方法であって、

送信されてきたデータを受信値として受信する受信工程と、

上記受信工程にて受信された受信値に基づいて情報ビットとしてのメッセージを算出するメッセージ算出工程とを備えること

を特徴とする復号方法。

【数 7】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1 \quad \dots (1)$

20

30

40

【数 8】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2} \dots (2)$$

ただし、 $\rho_1 + \rho_2 = 1$

10

【請求項 15】

上記メッセージ算出工程では、上記受信工程にて受信された受信値に基づいてバリアブルノードから出力されるメッセージが算出され、さらに、このメッセージに基づいて、チェックノードから出力されるメッセージが算出される一連の復号動作が所定の回数だけ反復して行われること

を特徴とする請求項 14 記載の復号方法。

【請求項 16】

上記メッセージ算出工程では、ギャラガのアルゴリズム A に基づく復号処理が行われること

を特徴とする請求項 15 記載の復号方法。

20

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、入力されたデータに対して低密度パリティ検査符号による符号化を行う符号化装置及び符号化方法、並びにこれらの符号化装置及び符号化方法によって符号化が施された符号の復号を行う復号装置及び復号方法に関する。

【0002】

【従来の技術】

近年、例えば、移動体通信や深宇宙通信といった通信分野、及び地上波又は衛星デジタル放送といった放送分野の研究が著しく進められているが、それにともない、誤り訂正符号化及び復号の効率化を目的として符号理論に関する研究も盛んに行われている。

30

【0003】

符号性能の理論的限界としては、いわゆるシャノン (C. E. Shannon) の通信路符号化定理によって与えられるシャノン限界が知られている。

【0004】

符号理論に関する研究は、このシャノン限界に近い性能を示す符号を開発することを目的として行われている。近年では、シャノン限界に近い性能を示す符号化方法として、例えば、並列連接畳み込み符号 (Parallel Concatenated Convolutional Codes; PCCC) や縦列連接畳み込み符号 (Serially Concatenated Convolutional Codes; SCCC) といったいわゆるターボ符号化 (Turbo coding) と呼ばれる手法が開発されている。

40

【0005】

また、これらのターボ符号が開発される一方で、古くから知られる符号化方法である低密度パリティ検査符号 (Low Density Parity Check codes; 以下、LDPC 符号という。) が脚光を浴びつつある。

【0006】

この LDPC 符号は、R. G. Gallager による "R. G. Gallager, " Low-Density Parity-Check Codes", Cambridge, Massachusetts: M. I. T. Press, 1

50

963」によって最初に提案されたものであり、その後、「D. J. C. Mackay, "Good error correcting codes based on very sparse matrices", Submitted to IEEE Trans. Inf. Theory, IT-45, pp. 399-431, 1999」や「M. G. Luby, M. Mitzenmacher, M. A. Shokrollahi and D. A. Spielman, "Analysis of low density codes and improved designs using irregular graphs", Available at <http://www.icsi.berkeley.edu/~luby/>」等によって再発見されるに至ったものである。

10

【0007】

LDP C符号は、近年の研究により、ターボ符号等と同様に、符号長を長くしていくにしたがって、シャノン限界に近い性能が得られることがわかりつつある。また、LDP C符号は、最小距離が符号長に比例するという性質があることから、その特徴として、ブロック誤り確率特性がよく、さらに、ターボ符号等の復号特性において観測されるいわゆるエラーフロア現象が殆ど生じないことも利点として挙げられる。

【0008】

以下、このようなLDP C符号について具体的に説明する。なお、LDP C符号は、線形符号であり、必ずしも2元である必要はないが、ここでは、2元であるものとして説明する。

20

【0009】

LDP C符号は、当該符号を定義する検査行列が疎なものであることを最大の特徴とするものである。ここで、疎な行列とは、当該行列内の"1"の個数が非常に少なく構成されるものであり、疎な検査行列を"H"で表すものとする。例えば図12に示すように、各列のハミング重みが"3"であり、且つ、各行のハミング重みが"6"であるもの等が考えられる。

【0010】

このように、各行及び各列のハミング重みが一定である検査行列Hによって定義されるLDP C符号は、レギュラーLDP C符号と称される。一方、各行及び各列のハミング重みが一定でない検査行列Hによって定義されるLDP C符号は、イレギュラーLDP C符号と称される。

30

【0011】

このようなLDP C符号による符号化は、検査行列Hに基づいて生成行列Gを生成し、この生成行列Gを2元の情報メッセージに対して積算することによって符号語を生成することで実現される。具体的には、LDP C符号による符号化を行う符号化装置は、まず、検査行列Hの転置行列 H^T と算出される生成行列Gとの間に、 $GH^T = 0$ が成立する生成行列Gを算出する。ここで、生成行列Gが、 $k \times n$ 行列である場合には、符号化装置は、当該生成行列Gに対してkビットからなる情報メッセージを積算し、nビットからなる符号語を生成する。この符号化装置によって生成された符号語は、値が"0"の符号ビットが"+1"に、値が"1"の符号ビットが"-1"にといったようにマッピングされて送信され、所定の通信路を介して復号装置によって受信されることになる。

40

【0012】

一方、このLDP C符号の復号は、上述したGallagerが"Probabilistic Decoding"と称して提案したアルゴリズムであって、バリアブルノード(variable node (メッセージノード(message node)ともいう。))とチェックノード(check node)とからなるいわゆるタナグラフ(Tanner graph)上での確率伝播(belief propagation)によるメッセージ・パッシング・アルゴリズムによって行うことが可能である。しかしながら、この"Probabilistic Decoding"においては、各ノード間で受け渡されるメッセージが実数値であることから、解析的に解くためには、連続した値を

50

とるメッセージの確率分布そのものを追跡する必要があり、非常に困難をとまなう解析を必要とすることになる。

【0013】

そこで、Gallagerは、LDPC符号の復号アルゴリズムとして、アルゴリズムA又はアルゴリズムBを提案している。

【0014】

一般的には、LDPC符号の復号は、図13に示すような手順にしたがって行われる。なお、ここでは、受信値を $U_0(u_{0i})$ とし、チェックノードから出力されるメッセージを u_j とし、バリアブルノードから出力されるメッセージを v_i としており、メッセージとは、値の"0"らしさをいわゆる対数尤度比(log likelihood ratio)で表現した実数値である。 10

【0015】

まず、LDPC符号の復号においては、同図に示すように、ステップS11において、受信値 $U_0(u_{0i})$ を受信すると、メッセージ u_j を"0"とするとともに、繰り返し処理のカウンタとしての整数 k を"0"とする。

【0016】

続いて、LDPC符号の復号においては、ステップS12において、受信値 $U_0(u_{0i})$ に基づいて、次式(3)に示す演算を行うことによってメッセージ v_i を求め、さらに、このメッセージ v_i に基づいて、次式(4)に示す演算を行うことによってメッセージ u_j を求める。そして、LDPC符号の復号においては、整数 k を"1"だけインクリメントする。 20

【0017】

【数9】

$$v_i = u_{0i} + \sum_{j=1}^{dv-1} u_j \quad \dots (3)$$

30

【0018】

【数10】

$$\tanh\left(\frac{u_j}{2}\right) = \prod_{i=1}^{dc-1} \tanh\left(\frac{v_i}{2}\right) \quad \dots (4)$$

40

【0019】

なお、上式(3)及び上式(4)における dv 、 dc は、それぞれ、上述した検査行列Hの縦方向(列)及び横方向(行)の"1"の個数を示す任意に選択可能とされるパラメータであり、例えば(3, 6)符号の場合には、 $dv=3$ 、 $dc=6$ となる。ここで、上式(3)及び上式(4)に示す演算においては、それぞれ、出力しようとするエッジから入力されたメッセージを、積又は和演算のパラメータとしては用いないことから、積又は和演算の範囲が $dv-1$ 、 $dc-1$ までとなっている。また、上式(4)に示す演算は、実 50

際には、2入力 v_1, v_2 に対する1出力で定義される次式(5)に示す関数 R のテーブルを予め作成しておき、これを次式(6)に示すように連続的に用いることによって行われる。

【0020】

【数11】

$$x = 2 \tanh^{-1} \{ \tanh(v_1/2) \tanh(v_2/2) \} = R(v_1, v_2) \quad \dots (5)$$

【0021】

【数12】

$$u_j = R(v_1, R(v_2, R(v_3, \dots R(v_{dc-2}, v_{dc-1})))) \quad \dots (6)$$

10

【0022】

続いて、LDPC符号の復号においては、ステップS13において、整数 k が N よりも大きいかなかを判定する。

20

【0023】

ここで、LDPC符号の復号においては、整数 k が N よりも大きくないものと判定した場合には、ステップS12からの処理を繰り返す一方で、整数 k が N よりも大きいものと判定した場合には、ステップS14へと処理を移行する。

【0024】

そして、LDPC符号の復号においては、ステップS14において、次式(7)に示す演算を行うことによって最終的に出力する復号結果としてのメッセージ v_i を求めて出力し、一連の処理を終了する。次式(7)に示す演算においては、上式(3)とは異なり、接

30

【0025】

【数13】

$$v_i = u_{0i} + \sum_{j=1}^{dv} u_j \quad \dots (7)$$

40

【0026】

このようなLDPC符号の復号は、例えば(3, 6)符号の場合には、図14に示すように各ノード間でメッセージの授受が行われる。なお、同図における“=”で示すノードでは、上式(3)に示した演算が行われ、“+”で示すノードでは、上式(4)に示した演算が行われる。特に、上述したアルゴリズムA(以下、ギャラガのアルゴリズムAという。)においては、メッセージを2元化し、“+”で示すノードにて、 $dc-1$ 個の入力メッセージの排他的論理和演算を行い、“=”で示すノードにて、受信値 R に対して、 $dv-1$ 個の入力メッセージが全て異なるビット値であった場合には符号を反転して出力する

50

【0027】

【発明が解決しようとする課題】

ところで、上述したギャラガのアルゴリズムAにおいては、クロスオーバーの誤り確率がある正の小さな値 δ^* よりも小さい場合には復号の誤り確率が"0"に収束し、クロスオーバーの誤り確率がある正の小さな値 δ^* よりも大きい場合には復号の誤り確率が"0"に収束しないことが知られている。この誤り確率の閾値 δ^* は、ある多項式の唯一の正の実根として与えられる。

【0028】

具体的には、誤り確率の閾値 δ^* は、「Tom Richardson, Rudiger Urbanke, "The Capacity of Low-Density Parity Check Codes under Message-Passing Decoding", Bell Labs. Lucent Technologies Murray Hill, NJ 07974, 1998」によれば、次表1に示すような値をとる。

【0029】

【表1】

表1 アルゴリズムAにおける誤り確率の閾値 δ^*

dv	dc	参考文献の δ^*
3	6	0.04
4	8	0.047
5	10	0.027
3	5	0.061

【0030】

このように、ギャラガのアルゴリズムAにおいては、符号構成に応じた誤り確率の閾値 δ^* が存在する。ここで、LDPC符号の復号性能を向上させるには、この誤り確率の閾値 δ^* を大きくする必要がある。しかしながら、ギャラガのアルゴリズムAにおいては、上表1から明らかなように、例えばレギュラーな(3, 6)符号の場合には、誤り確率が約0.04程度まででなければ訂正することができない。

【0031】

ここで、LDPC符号の性能を向上させるには、イレギュラーな符号を用いることが考えられる。

【0032】

しかしながら、現在提案されている誤り確率の閾値 δ^* を求めるための算出式は、レギュラーLDPC符号に対して適用可能なものであり、イレギュラーLDPC符号に対して適用可能な算出式は未だ存在していない。したがって、ギャラガのアルゴリズムAにおいては、イレギュラーLDPC符号に対して適用可能な算出式を提案することができれば、誤り確率の閾値 δ^* を大きくすることができる余地があることがわかる。

【0033】

本発明は、このような実情に鑑みてなされたものであり、誤り確率の閾値 δ^* を求めるための算出式を、イレギュラーLDPC符号に対して適用可能に拡張し、符号性能を向上させることができる符号化装置及び符号化方法、並びにこれらの符号化装置及び符号化方法によるLDPC符号の復号を高精度に行うことができる復号装置及び復号方法を提供することを目的とする。

【0034】

【課題を解決するための手段】

上述した目的を達成する本発明にかかる符号化装置は、入力されたデータに対して低密度

20

30

40

50

パリティ検査符号による符号化を行う符号化装置であって、検査行列における 1 の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出手段と、このディグリー・シーケンス算出手段によって算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成手段と、この検査行列生成手段によって生成された検査行列を用いて符号化を行う符号化手段とを備え、ディグリー・シーケンス算出手段は、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 n_1 、 n_2 とこれら 2 種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式 (1) で表される 2 項の和からなる多項式で表現するとともに、検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 m_1 、 m_2 とこれら 2 種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式 (2) で表される 2 項の和からなる多項式で表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出することを特徴としている。

【0035】

【数 1 4】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$. . . (1)

10

20

【0036】

【数 1 5】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$. . . (2)

30

【0037】

このような本発明にかかる符号化装置は、一般式 (1) 及び一般式 (2) で表される 2 項の和からなる多項式でディグリー・シーケンスを表現し、ディグリー・シーケンス算出手段によって誤り確率の閾値を最大とするディグリー・シーケンスを算出する。

【0038】

また、上述した目的を達成する本発明にかかる符号化方法は、入力されたデータに対して低密度パリティ検査符号による符号化を行う符号化方法であって、検査行列における 1 の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出工程と、このディグリー・シーケンス算出工程にて算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成工程と、この検査行列生成工程にて生成された検査行列を用いて符号化を行う符号化工程とを備え、ディグリー・シーケンス算出工程では、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスが、1 の個数として異なる 2 種類の個数 n_1 、 n_2 とこれら 2 種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式 (1) で表される 2 項の和からなる多項式で表現されるとともに、検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケ

40

50

ンスが、1の個数として異なる2種類の個数 m_1 、 m_2 とこれら2種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式(2)で表される2項の和からなる多項式で表現され、誤り確率の閾値を最大とするディグリー・シーケンスが算出されることを特徴としている。

【0039】

【数16】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

10

【0040】

【数17】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

20

【0041】

このような本発明にかかる符号化方法は、一般式(1)及び一般式(2)で表される2項の和からなる多項式でディグリー・シーケンスを表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出する。

30

【0042】

さらに、上述した目的を達成する本発明にかかる復号装置は、検査行列における1の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出手段と、このディグリー・シーケンス算出手段によって算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成手段と、この検査行列生成手段によって生成された検査行列を用いて符号化を行う符号化手段とを備え、ディグリー・シーケンス算出手段は、検査行列における縦方向の1の個数の分布を表す縦方向ディグリー・シーケンスを、1の個数として異なる2種類の個数 n_1 、 n_2 とこれら2種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式(1)で表される2項の和からなる多項式で表現するとともに、検査行列における横方向の1の個数の分布を表す横方向ディグリー・シーケンスを、1の個数として異なる2種類の個数 m_1 、 m_2 とこれら2種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式(2)で表される2項の和からなる多項式で表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出する符号化装置によって低密度パリティ検査符号による符号化が施された符号の復号を行う復号装置であって、符号化装置から送信されたデータを受信値として受信する受信手段と、この受信手段によって受信された受信値に基づいて情報ビットとしてのメッセージを算出するメッセージ算出手段とを備えることを特徴としている。

40

【0043】

【数18】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

【 0 0 4 4 】

10

【 数 1 9 】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

20

【 0 0 4 5 】

このような本発明にかかる復号装置は、一般式（１）及び一般式（２）で表される２項の和からなる多項式で表現されたディグリー・シーケンスに基づいて誤り確率の閾値を最大とするように符号化された符号をメッセージ算出手段によって復号する。

【 0 0 4 6 】

さらにまた、上述した目的を達成する本発明にかかる復号方法は、検査行列における１の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出工程と、このディグリー・シーケンス算出工程にて算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成工程と、この検査行列生成工程にて生成された検査行列を用いて符号化を行う符号化工程とを備え、ディグリー・シーケンス算出工程では、検査行列における縦方向の１の個数の分布を表す縦方向ディグリー・シーケンスが、１の個数として異なる２種類の個数 n_1 、 n_2 とこれら２種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式（１）で表される２項の和からなる多項式で表現されるとともに、検査行列における横方向の１の個数の分布を表す横方向ディグリー・シーケンスが、１の個数として異なる２種類の個数 m_1 、 m_2 とこれら２種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式（２）で表される２項の和からなる多項式で表現され、誤り確率の閾値を最大とするディグリー・シーケンスが算出される符号化方法を用いて低密度パリティ検査符号による符号化が施された符号の復号を行う復号方法であって、送信されてきたデータを受信値として受信する受信工程と、この受信工程にて受信された受信値に基づいて情報ビットとしてのメッセージを算出するメッセージ算出工程とを備えることを特徴としている。

30

40

【 0 0 4 7 】

【 数 2 0 】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

【0048】

10

【数21】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

20

【0049】

このような本発明にかかる復号方法は、一般式(1)及び一般式(2)で表される2項の和からなる多項式で表現されたディグリー・シーケンスに基づいて誤り確率の閾値を最大とするように符号化された符号を復号する。

【0050】

【発明の実施の形態】

以下、本発明を適用した具体的な実施の形態について図面を参照しながら詳細に説明する。

【0051】

この実施の形態は、図1に示すように、ディジタル情報を図示しない送信装置が備える符号化装置1によって符号化し、その出力を雑音のある所定の通信路2を介して図示しない受信装置に入力して、この受信装置が備える復号装置3によって復号する通信モデルに適用したデータ送受信システムである。

30

【0052】

このデータ送受信システムにおいて、符号化装置1は、低密度パリティ検査符号(Low Density Parity Check codes; 以下、LDPC符号という。)による符号化を行うものとして構成されるものである。この符号化装置1は、Gallagerによって提案された復号アルゴリズムであるアルゴリズムA(以下、ギャラガのアルゴリズムAという。)を用いて後述する復号装置によってレギュラーLDPC符号を復号する場合に適用可能な誤り確率の閾値を求める算出式を、イレギュラーLDPC符号でも適用可能なものに拡張し、最適な検査行列を生成することにより、符号性能を向上させることができるものである。

40

【0053】

一方、復号装置3は、符号化装置1によって符号化がなされた符号の復号を行うものとして、上述したギャラガのアルゴリズムAを用いた繰り返し復号を行うものとして構成され、高精度にLDPC符号の復号を行うことができるものである。

【0054】

まず、以下では、データ送受信システムの具体的な構成の説明に先だって、当該データ送受信システムによる符号化処理及び復号処理の指針を与える議論を行う。具体的には、以下では、レギュラーLDPC符号に対する誤り確率の閾値の算出式と、この算出式を拡張

50

してイレギュラーLDPC符号に対して適用可能とした新たに提案する算出式とについて説明し、これらの算出式を用いたギャラガのアルゴリズムAの性能解析結果について説明する。

【0055】

まず、レギュラーLDPC符号に対する誤り確率の閾値の算出式について説明する。

【0056】

ギャラガのアルゴリズムAの性能解析を試みる。ギャラガのアルゴリズムAにおいては、メッセージがバイナリであることから、通信路としていわゆるBSCを考える。なお、通信路としていわゆるAWGNを考える場合であっても、受信値の符号を用いれば同様である。BSCのクロスオーバーの誤り確率を P_0 とし、オールゼロの符号語を送信したと仮定する。いわゆる(3, 6)符号におけるメッセージの流れは、図2に示すようになる。

【0057】

ここで、同図中2段目の“+”で示すノードに入力するメッセージが誤りである確率を P_i とする。すなわち、ここでは、オールゼロの符号語を送信したと仮定していることから、誤り確率 P_i は、メッセージが“1”である確率を示すものとなる。

【0058】

この場合、同図中2段目の“+”で示すノードから出力されるメッセージが“0”となる確率は、入力する $dc-1$ 個のメッセージの排他的論理和が“0”である確率であることから、次式(8)で表すことができる。

【0059】

【数22】

$$\frac{1 + (1 - 2P_i)^{dc-1}}{2} \quad \dots (8)$$

【0060】

したがって、メッセージ R_{i+1} が誤っているとき、すなわち、 $R_{i+1} = 1$ であるときに、“=”で示すノードに入力する $dv-1$ 個のメッセージが全て“0”である場合のみ“訂正”する一方で、メッセージ R_{i+1} が正しいとき、すなわち、 $R_{i+1} = 0$ であるときに、“=”で示すノードに入力する $dv-1$ 個のメッセージが全て“1”である場合のみ“誤り訂正”することから、 i 回目の繰り返し復号が終了した後のメッセージの誤り確率 P_{i+1} は、次式(9)で表すことができる。

【0061】

【数23】

$$P_{i+1} = P_0 - P_0 \left(\frac{1+a}{2} \right)^{dv-1} + (1-P_0) \left(\frac{1-a}{2} \right)^{dv-1}$$

$$\text{ただし、} a = (1 - 2P_i)^{dc-1}$$

... (9)

【0062】

ここで、誤り確率 P_{i+1} を誤り確率 P_i の多項式としてみると、誤り確率 P_{i+1} は、

10

20

30

40

50

クロスオーバーの誤り確率 P_0 がある正の小さな値 δ^* よりも小さい場合には復号の誤り確率が "0" に収束し、誤り確率 P_0 がある正の小さな値 δ^* よりも大きい場合には復号の誤り確率が "0" に収束しないことがわかる。

【0063】

このように、ギャラガのアルゴリズム A においては、BSC に対して適用した場合には、誤り確率の閾値 δ^* が存在する。

【0064】

この誤り確率の閾値 δ^* を求めることを考える。

【0065】

上式 (9) において、 $P_{i+1} = P_i = P_0 = x$ とおくと、次式 (10) が得られる。

10

【0066】

【数24】

$$x = x - x \left(\frac{1+a}{2} \right)^{dv-1} + (1-x) \left(\frac{1-a}{2} \right)^{dv-1}$$

$$\text{ただし、} a = (1-2x)^{dc-1}$$

... (10)

20

【0067】

ここで、この上式 (10) における根を x_0 とする。

【0068】

また、上式 (9) において、 $P_{i+1} = y$ 、 $P_i = x$ とおくと、次式 (11) が得られる。

【0069】

【数25】

$$y = P_0 - P_0 \left(\frac{1+a}{2} \right)^{dv-1} + (1-P_0) \left(\frac{1-a}{2} \right)^{dv-1}$$

30

$$\text{ただし、} a = (1-2x)^{dc-1}$$

... (11)

【0070】

この上式 (11) において、値 x が "1" に比べ十分に小さいものとして展開し、 x^2 以上の項を無視すると、次式 (12) が得られる。

40

【0071】

【数26】

$$y = (dc - 1)(dv - 1)P_0x \quad \dots (12)$$

【0072】

ここで、繰り返し復号によって誤り確率が小さくなるためには、上式(12)におけるxの係数が"1"よりも小さくしなければならない。すなわち、誤り確率は、次式(13)に示す不等式が成立しなければ、"0"に収束しない。この次式(13)から求められる誤り確率 P_0 の値を p_1 とする。

【0073】

【数27】

$$P_0 < 1/[(dc - 1)(dv - 1)] \quad \dots (13)$$

【0074】

誤り確率の閾値 δ^* は、上式(10)から求められる値 x_0 と、上式(13)から求められる値 p_1 とのうち、値の小さなものとなる。実際に、(3, 6)符号、(4, 8)符号、(5, 10)符号、及び(3, 5)符号について、誤り確率の閾値 δ^* を求めると、次表2に示す結果が得られた。なお、同表においては、参考までに、「Tom Richardson, Rudiger Urbanke, "The Capacity of Low-Density Parity Check Codes under Message-Passing Decoding", Bell Labs. Lucent Technologies Murray Hill, NJ 07974, 1998」に記載されている誤り確率の閾値 δ^* についても示している。

【0075】

【表2】

表2 アルゴリズムAにおける誤り確率の閾値 δ^*

dv	dc	式(8)から求めた x_0	式(11)から求めた p_1	式(8), (11)から求めた δ^*	参考文献の δ^*
3	6	0.03946	0.1	0.03946	0.04
4	8	0.05521	0.04762	0.04762	0.047
5	10	0.05687	0.02778	0.02778	0.027
3	5	0.06119	0.125	0.06119	0.061

【0076】

このように、ギャラガのアルゴリズムAにおいては、符号構成に応じた誤り確率の閾値 δ

* が存在する。

【0077】

ここで、クロスオーバーの誤り確率 P_0 の値を変化させたときのギャラガのアルゴリズム A の性能を調べ、誤り確率の閾値 δ^* を確認すると、図 3 に示すような特性が得られた。なお、同図においては、 $(dv, dc) = (3, 6), (4, 8), (5, 10), (3, 5)$ 符号について示している。また、同図における横軸は、クロスオーバーの誤り確率 P_0 を示し、縦軸は、50 回の繰り返し復号後の誤り確率 P の "10" を底とする対数表記を示している。さらに、ここで用いた LDPC 符号を定義する検査行列は、Gallager によって提案された方法と同様に生成し、当該検査行列の各行の大きさ、すなわち、LDPC 符号の 1 ブロックの大きさ n は、 $dc = 6$ のときには $n = 16128$ とし、それ以外の $dc = 5, 8, 10$ のときに $n = 16000$ としている。

10

【0078】

同図から明らかのように、 $dv = 3$ のときにおける誤り確率 P は、クロスオーバーの誤り確率 P_0 が上表 2 に示した値 x_0 以下となる場合に、急激に小さくなることがわかる。これに対して、 dv が 3 よりも大きい値のときにおける誤り確率 P は、クロスオーバーの誤り確率 P_0 が値 x_0 である近傍から徐々に小さくなるが、 $dv = 3$ のときのような急激な変化はみられない。

【0079】

また、同図からは上表 2 に示した値 p_1 についての特性が把握できないことから、 $dv = 4, 5$ のときにおける LDPC 符号の 1 ブロックの大きさ n を 16000 から 10000 に増加させたときの特性を調べると、図 4 に示す結果が得られた。なお、同図における横軸は、クロスオーバーの誤り確率 P_0 を示し、縦軸は、50 回の繰り返し復号後の誤り確率 P の "10" を底とする対数表記を示している。

20

【0080】

同図から、 dv が 3 よりも大きい値のときにおける誤り確率 P は、LDPC 符号の 1 ブロックの大きさ n を増加させても、クロスオーバーの誤り確率 P_0 が上表 2 に示した値 p_1 よりも大きい場合には特性が変化しないものの、値 p_1 よりも小さい場合には特性が向上することがわかる。

【0081】

さて、以下では、このような特性を有するギャラガのアルゴリズム A についての特性を改善することを試みる。ギャラガのアルゴリズム A の特性を評価するためには、上述したように、誤り確率の閾値 δ^* の算出式を用いる必要がある。そこで、本発明においては、LDPC 符号の性能を向上させるために、イレギュラー LDPC 符号を用い、イレギュラー LDPC 符号に対して適用可能な誤り確率の閾値 δ^* の新たな算出式を提案することにより、イレギュラー LDPC 符号に対するギャラガのアルゴリズム A の性能解析を試みる。

30

【0082】

上表 2 に示したように、誤り確率の閾値 δ^* は、上式 (10) から求められる値 x_0 と、上式 (13) から求められる値 p_1 とのうち、値の小さなものとなる。ここで、誤り確率の閾値 δ^* は、値 x_0, p_1 が互いに等しい場合に、大きくなることという仮説をたてる。この値 x_0, p_1 が互いに等しくなる条件としては、符号化率が "1/2" の場合には、 dv が 3~4 であり、且つ、 dc が 7~8 となる場合である。そこで、 dv 及び dc を、それぞれ、次式 (14) 及び次式 (15) で表す。

40

【0083】

【数 28】

$$dv = 3(1-s) + 4s \quad \dots (14)$$

【 0 0 8 4 】

10

【 数 2 9 】

$$dc = 7(1-t) + 8t \quad \dots (15)$$

20

【 0 0 8 5 】

ここで、上式 (15) における t は、 $0 < t < 1$ の値である。 dc は、変数 t を決定すると一義的に求めることができる。

【 0 0 8 6 】

また、符号化率を " $1/2$ " とすると、次式 (16) が成立することから、変数 s は、次式 (17) によって求めることができる。

【 0 0 8 7 】

【 数 3 0 】

$$3(1-s) + 4s = dc/2 \quad \dots (16)$$

30

【 0 0 8 8 】

【 数 3 1 】

40

$$s = dc/2 - 3 \quad \dots (17)$$

【 0 0 8 9 】

上式 (17) は、検査行列の横方向 (行) の " 1 " の個数が、7 個又は 8 個であり、その 50

割合を $1-t:t$ とすることを示すとともに、検査行列の縦方向（列）の "1" の個数が、3個又は4個であり、その割合を $1-s:s$ とすることを示している。ここで、次式（18）及び次式（19）に示すように、2つの関数 $\lambda(x)$ 、 $\rho(x)$ を定義する。

【0090】

【数32】

$$\lambda(x) = (1-s)x^2 + sx^3 \quad \dots (18)$$

10

【0091】

【数33】

$$\rho(x) = (1-t)x^6 + tx^7 \quad \dots (19)$$

20

【0092】

この2つの関数 $\lambda(x)$ 、 $\rho(x)$ は、いわゆるディグリー・シーケンス（degree sequence）と称されるものであり、検査行列における "1" の個数の分布を表すものである。より具体的には、関数 $\lambda(x)$ は、検査行列における縦方向（列）の "1" の個数の分布を示し、関数 $\rho(x)$ は、検査行列における横方向（行）の "1" の個数の分布を示すものである。

30

【0093】

上式（9）に示したレギュラーLDPC符号の検査行列における平均誤り確率の漸化式において、上式（14）及び上式（15）のように、 d_v 、 d_c を、それぞれ、分布させ、イレギュラーLDPC符号の検査行列を生成した場合には、上式（9）は、上式（18）及び上式（19）に示したディグリー・シーケンスを表す関数 $\lambda(x)$ 、 $\rho(x)$ を用いて、次式（20）のように変形することができる。

【0094】

【数34】

$$P_{i+1} = P_0 - P_0 \lambda \left(\frac{(1 + \rho(1 - 2P_i))}{2} \right) + (1 - P_0) \lambda \left(\frac{(1 - \rho(1 - 2P_i))}{2} \right) \quad \dots (20)$$

40

【0095】

このように、レギュラーLDPC符号の検査行列における平均誤り確率の漸化式を、イレギュラーLDPC符号の検査行列における平均誤り確率の漸化式に拡張することができた。したがって、ギャラガのアルゴリズムAを用いて復号するLDPC符号においては、この上式（20）から求められる誤り確率の閾値 δ^* が大きくなれば、符号の性能が向上し

50

たといえる。

【0096】

上式(15)における変数 t を変化させ、さらに、上式(17)を用いて変数 s を求めることによって dv 、 dc を変化させたときにおける上式(20)の算出結果、すなわち、平均の誤り確率は、図5に示すような特性を呈した。なお、ここでは、符号化率を“1/2”としている。また、同図においては、 $(dv, dc) = (4.00, 8.0)$ 、 $(3.95, 7.9)$ 、 $(3.90, 7.8)$ 、 $(3.85, 7.7)$ 、 $(3.8875, 7.775)$ 符号について示している。さらに、同図における横軸は、クロスオーバーの誤り確率 P_0 を示し、縦軸は、所定回数の繰り返し復号後の誤り確率 P の“10”を底とする対数表記を示している。

10

【0097】

同図から明らかなように、 $dv = 4$ 、 $dc = 8$ のときの誤り確率の閾値 δ^* は、上表2に示した値 $p_1 = 0.04762$ であったのに対して、変数 t を“0.775”としたとき、すなわち、 $dv = 3.8875$ 、 $dc = 7.775$ とすることにより、誤り確率の閾値 δ^* は、“0.05087”にまで増加した。この $dv = 3.8875$ 、 $dc = 7.775$ としたときの上表2における値 p_1 は、次式(21)に示すように、“0.051117”となる。

【0098】

【数35】

$$p_1 = 1/((dv-1)(dc-1)) = 0.051117 \quad \dots (21)$$

20

【0099】

つぎに、 $dv = 3.8875$ 、 $dc = 7.775$ を一定としたとき、 dv を3、4の組み合わせ以外とするとともに、 dc を7、8の組み合わせ以外とすることを考えた。したがって、 dv 、 dc の算出式としては、上式(14)及び上式(15)のそれぞれに代えて、次式(22)及び次式(23)を用いる。

【0100】

【数36】

$$dv = v_1(1-s) + v_2s \quad \dots (22)$$

30

【0101】

【数37】

$$dc = c_1(1-t) + c_2t \quad \dots (23)$$

40

【0102】

50

ここで、 $d v = 3.8875$ 、 $d c = 7.775$ を一定とすると、ディグリー・シーケンスを表す上式(18)及び上式(19)は、それぞれ、次式(24)及び次式(25)のようになる。

【0103】

【数38】

$$\lambda(x) = (1-s)x^{(v_1-1)} + sx^{(v_2-1)} \quad \dots (24)$$

10

【0104】

【数39】

$$\lambda(x) = (1-s)x^{(v_1-1)} + sx^{(v_2-1)} \quad \dots (24)$$

20

【0105】

この上式(24)及び上式(25)における v_1 、 v_2 、 c_1 、 c_2 を変化させたときにおける上式(20)の算出結果、すなわち、平均の誤り確率は、図6に示すような特性を呈した。なお、同図においては、 $(v_1, v_2) = (3, 4)$ とするとともに、 $(c_1, c_2) = (7, 8)$ とした場合、 $(v_1, v_2) = (2, 4)$ とするとともに、 $(c_1, c_2) = (7, 8)$ とした場合、 $(v_1, v_2) = (3, 5)$ とするとともに、 $(c_1, c_2) = (7, 8)$ とした場合、 $(v_1, v_2) = (2, 5)$ とするとともに、 $(c_1, c_2) = (7, 8)$ とした場合、 $(v_1, v_2) = (3, 4)$ とするとともに、 $(c_1, c_2) = (6, 8)$ とした場合、 $(v_1, v_2) = (3, 4)$ とするとともに、 $(c_1, c_2) = (7, 9)$ とした場合について示している。さらに、同図における横軸は、クロスオーバーの誤り確率 P_0 を示し、縦軸は、所定回数の繰り返し復号後の誤り確率 P の"10"を底とする対数表記を示している。

30

【0106】

同図から、 $(v_1, v_2) = (3, 4)$ 以外の組み合わせにすると、明らかに誤り確率の閾値 δ^* が小さくなることがわかる。一方、 (c_1, c_2) については、変化させても誤り確率の閾値 δ^* の変化が微小である。

40

【0107】

そこで、 c_1 、 c_2 を変化させたときにおける誤り確率の閾値 δ^* の変化を詳細にみるために、横軸を拡大すると、図7に示す結果が得られた。なお、同図においては、 (v_1, v_2) については、 $(3, 4)$ に固定し、 (c_1, c_2) を、それぞれ、 $(7, 8)$ 、 $(6, 8)$ 、 $(7, 9)$ 、 $(6, 9)$ とした場合について示している。また、同図における横軸は、クロスオーバーの誤り確率 P_0 を示し、縦軸は、所定回数の繰り返し復号後の誤り確率 P の"10"を底とする対数表記を示している。

【0108】

同図から明らかなように、 c_1 、 c_2 を変化させることによって誤り確率の閾値 δ^* が大

50

きくなることはない。すなわち、ギャラガのアルゴリズム A においては、 c_1 , c_2 を変化させることによって上表 2 に示した値 p_1 が変わることはない。しかしながら、上表 2 に示した値 x_0 は、 c_1 , c_2 を変化させることによって大きくなることがわかった。このことから、ギャラガのアルゴリズム A においては、 c_1 , c_2 については分布を大きくし、 d_v , d_c についても、ここで用いた (3.8875, 7.775) から変化させることにより、誤り確率の閾値 δ^* を大きくすることができると期待される。

【0109】

そこで、イレギュラー LDPC 符号に対して適用可能な一般的な算出式を求め、誤り確率の閾値 δ^* を最大にするディグリー・シーケンス、すなわち、関数 $\lambda(x)$, $\rho(x)$ を求めてみる。

10

【0110】

上式 (18) 及び上式 (19) に示したディグリー・シーケンスを表す関数 $\lambda(x)$, $\rho(x)$ は、それぞれ、一般化すると、次式 (26) 及び次式 (27) のように表すことができる。

【0111】

【数40】

$$\lambda(x) = \sum \lambda_i x^{n_i} \quad \dots (26)$$

20

【0112】

【数41】

$$\rho(x) = \sum \rho_i x^{m_i} \quad \dots (27)$$

30

【0113】

ここで、特に、これらの関数 $\lambda(x)$, $\rho(x)$ を、それぞれ、次式 (28) 及び次式 (29) に示すように 2 項の和からなる x の多項式で表す。

【0114】

40

【数42】

$$\lambda(x) = (1-s)x^{(v_1-1)} + sx^{(v_2-1)} = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1 \quad \dots (28)$

【0115】

【数43】

$$\rho(x) = (1-t)x^{(e_1-1)} + tx^{(e_2-1)} = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (29)$

【0116】

また、符号化率が " $1/2$ " の場合には、次式 (30) に示す条件が付加される。

【0117】

【数44】

$$\frac{1}{2}[(\lambda_1/n_1) + (\lambda_2/n_2)] = [(\rho_1/m_1) + (\rho_2/m_2)] \quad \cdots (30) \quad 10$$

【0118】

この場合、上式 (9) における " a " は、次式 (31) のように表すことができる。

【0119】

【数45】

$$a = \rho_1 u^{(m_1-1)} + \rho_2 u^{(m_2-1)}$$

ただし、 $u = 1 - 2P_i$ $\cdots (31)$

20

【0120】

また、上式 (9) は、次式 (32) のように表すことができる。

【0121】

【数46】

$$P_{i+1} = P_0 - P_0 u + (1 - P_0) w$$

ただし、
$$\begin{cases} b = (1+a)/2 \\ c = (1-a)/2 \\ v = \lambda_1 b^{(n_1-1)} + \lambda_2 b^{(n_2-1)} \\ w = \lambda_1 c^{(n_1-1)} + \lambda_2 c^{(n_2-1)} \end{cases}$$

$\cdots (32)$ 30

【0122】

したがって、上式 (12) 及び上式 (13) は、それぞれ、次式 (33) 及び次式 (34) に代替される。

【0123】

【数47】

40

$$y = (\lambda_1(n_1-1) + \lambda_2(n_2-1))(\rho_1(m_1-1) + \rho_2(m_2-1))P_0 x \quad \cdots (33)$$

【0124】

【数48】

$$P_0 < 1/[(\lambda_1(n_1-1) + \lambda_2(n_2-1))(\rho_1(m_1-1) + \rho_2(m_2-1))] \quad \cdots (34)$$

【0125】

このように、ギャラガのアルゴリズム A を用いて復号する LDPC 符号においては、ディ 50

グリー・シーケンスを表す関数 $\lambda(x)$, $\rho(x)$ を、それぞれ、2項の和からなる多項式で表現し、誤り確率 P_0 がある最大値に収束するように、パラメータ λ_1 , λ_2 , ρ_1 , ρ_2 , n_1 , n_2 , m_1 , m_2 を設定することにより、クロスオーバーの誤り確率が大きくても復号の誤り確率が"0"となる最適な符号化を実現することができる。

【0126】

さて、以下では、以上の議論を踏まえて構成されるデータ送受信システムについて説明する。

【0127】

データ送受信システムにおける送信装置が備える符号化装置1は、例えば図8に示すように、ディグリー・シーケンスを算出するディグリー・シーケンス算出部10と、このディグリー・シーケンス算出部10によって算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成部20と、この検査行列生成部20によって生成された検査行列を用いてLDPC符号による符号化を行う符号化部30とを有する。

10

【0128】

ディグリー・シーケンス算出部10は、上述した議論に基づいて、誤り確率の閾値 δ^* を最大とする検査行列を生成するための最適なディグリー・シーケンスを算出する。具体的には、ディグリー・シーケンス算出部10は、符号化率が"1/2"の符号化を行う場合には、図9に示すような一連の工程を経ることにより、ディグリー・シーケンスを算出する。

【0129】

まず、ディグリー・シーケンス算出部10は、同図に示すように、ステップS1において、検査行列における縦方向(列)の"1"の個数を示す上述したパラメータ n_1 , n_2 がユーザによって任意に設定されるとともに、パラメータ n_1 で表される"1"の個数の割合を示す上述したパラメータ λ_1 の初期値がユーザによって任意に設定される。

20

【0130】

続いて、ディグリー・シーケンス算出部10は、ステップS2において、検査行列における横方向(行)の"1"の個数を示す上述したパラメータ m_1 , m_2 の関係、すなわち、次式(35)と、上式(28)及び上式(29)のそれぞれにおけるただし書き、すなわち、次式(36)及び次式(37)と、上式(30)と、ステップS1にて設定されたパラメータ n_1 , n_2 , λ_1 の初期値とに基づいて、パラメータ λ_2 , ρ_1 , ρ_2 , m_1 , m_2 を求める。

30

【0131】

【数49】

$$m_2 = m_1 + 1 \quad \dots (35)$$

【0132】

【数50】

$$\lambda_1 + \lambda_2 = 1 \quad \dots (36)$$

40

【0133】

【数51】

$$\rho_1 + \rho_2 = 1 \quad \dots (37)$$

【0134】

続いて、ディグリー・シーケンス算出部10は、ステップS3において、上式(31)及び上式(32)に基づいて、誤り確率 P_1 が"0"に収束する最大の誤り確率 P_0 を求める。

50

【0135】

続いて、ディグリー・シーケンス算出部10は、ステップS4において、誤り確率 P_0 が、パラメータ λ_1 の1変数の関数で表される関数の最大値に収束したか否かを判定する。

【0136】

ここで、ディグリー・シーケンス算出部10は、誤り確率 P_0 が収束していないものと判定した場合には、ステップS5において、パラメータ λ_1 を、誤り確率 P_0 が大きくなるように変化させ、このパラメータ λ_1 を用いて、ステップS2からの処理を繰り返す。

【0137】

そして、ディグリー・シーケンス算出部10は、誤り確率 P_0 が収束したものと判定した場合には、求められたパラメータ λ_1 , λ_2 , ρ_1 , ρ_2 , n_1 , n_2 , m_1 , m_2 に基づいて、ディグリー・シーケンスを表す関数 $\lambda(x)$, $\rho(x)$ を算出し、一連の処理を終了する。

10

【0138】

このように、ディグリー・シーケンス算出部10は、検査行列における縦方向(列)の1の個数の分布を表すディグリー・シーケンスを、1の個数として異なる2種類の個数 n_1 , n_2 と、これら2種類の個数 n_1 , n_2 の割合 λ_1 , λ_2 とをパラメータとする2項の和からなる多項式で表現するとともに、検査行列における横方向(行)の1の個数の分布を表すディグリー・シーケンスを、1の個数として異なる2種類の個数 m_1 , m_2 と、これら2種類の個数 m_1 , m_2 の割合 ρ_1 , ρ_2 とをパラメータとする2項の和からなる多項式で表現する。ディグリー・シーケンス算出部10は、算出したディグリー・シーケンスを示す情報を、検査行列生成部20に供給する。

20

【0139】

検査行列生成部20は、ディグリー・シーケンス算出部10によって算出されたディグリー・シーケンスに基づいて検査行列を生成する。検査行列生成部20は、生成した検査行列を符号化部30に供給する。

【0140】

符号化部30は、検査行列生成部20によって生成された検査行列を用いてLDPC符号による符号化を行う。具体的には、符号化部30は、検査行列に基づいて生成行列を生成し、この生成行列を情報ビットとして入力される入力データD1に対して積算することによって符号ビットとしての符号化データD2を生成する。符号化部30は、生成した符号化データD2を図示しない変調器に出力する。

30

【0141】

このような符号化装置1は、入力データD1に対して誤り確率の閾値 δ^* を最大とする最適な符号化を行う。この符号化装置1によって符号化された符号化データD2は、値が"0"の符号ビットが"+1"に、値が"1"の符号ビットが"-1"にとといったように図示しない変調器によってマッピングされて送信され、所定の通信路2を介して受信装置によって受信されることになる。

【0142】

一方、データ送受信システムにおける受信装置が備える復号装置3は、例えば図10に示すように、送信装置から通信路2を介して送信されたデータD3を受信する受信部50と、この受信部50によって受信された受信値に基づいて情報ビットとしてのメッセージを算出するメッセージ算出部60とを有する。この復号装置3は、通信路2上で発生した雑音の影響によって実数値をとる受信値に基づいて符号化装置1における入力データD1を推定し、復号データD4として出力する。

40

【0143】

受信部50は、送信装置から通信路2を介して送信されたデータD3を受信値として受信する。受信部50は、受信した受信値をメッセージ算出部60に供給する。

【0144】

メッセージ算出部60は、Gallagerによって提案された上述したギャラガのアルゴリズムAに基づく復号処理を行う。具体的には、メッセージ算出部60は、受信値に基

50

づいてバリアブルノード (variable node) から出力されるメッセージを算出し、さらに、このメッセージに基づいて、チェックノード (check node) から出力されるメッセージを算出する、といった一連の復号動作を所定の回数だけ反復して行い、情報ビットとしてのメッセージを算出する。メッセージ算出部 60 は、算出したメッセージを復号データ D4 として外部に出力する。

【0145】

このような復号装置 3 は、符号化装置 1 によって符号化されて送信されたデータ D3 に対してギャラガのアルゴリズム A に基づく繰り返し復号を行うことにより、復号複雑度が高い符号の特性を逐次的に向上させ、所定の回数の復号動作の結果得られた復号データ D4 を出力する。

【0146】

さて、このようなデータ送受信システムにおいて、符号化率が "1/2" の場合における誤り確率の閾値 δ^* を最大とする最適なディグリー・シーケンスを実際に求めると以下のような結果が得られた。

【0147】

すなわち、符号化装置 1 におけるディグリー・シーケンス算出部 10 は、誤り確率 P_0 の最大値、すなわち、誤り確率の閾値 δ^* として、"0.050929" を求めることができた。このときのディグリー・シーケンスは、次式 (38) 及び次式 (39) で表される。

【0148】

【数 52】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2} = 0.12564x^3 + 0.87436x^4 \quad \dots (38)$$

【0149】

【数 53】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2} = 0.29316x^6 + 0.70684x^7 \quad \dots (39)$$

【0150】

すなわち、誤り確率の閾値 δ^* を最大とするディグリー・シーケンスに基づく検査行列としては、縦方向 (列) の "1" の個数が "3" であるものと "4" であるものとを組み合わせるとともに、横方向 (行) の "1" の個数が "6" であるものと "7" であるものとを組み合わせたものが最適であるという結果が得られた。そして、この検査行列としては、縦方向 (列) の "1" の個数が "3" である割合を 12.564% とし、縦方向 (列) の "1" の個数が "4" である割合を 87.436% とするとともに、横方向 (行) の "1" の個数が "6" である割合を 29.316% とし、横方向 (行) の "1" の個数が "7" である割合を 70.684% としたものが最適であるという結果が得られた。

【0151】

したがって、符号化装置 1 は、このディグリー・シーケンスに基づいて、検査行列生成部 20 によって検査行列を生成することにより、クロスオーバーの誤り確率 P_0 が "0.050929" よりも小さいものであれば、復号の誤り確率を "0" に収束させることができる符号化を実現することができる。

【0152】

以上説明したように、本発明の実施の形態として示したデータ送受信システムにおける符号化装置 1 は、レギュラー LDPC 符号に対して適用可能な誤り確率の閾値 δ^* の算出式を、イレギュラー LDPC 符号に対して適用可能な算出式に拡張し、ディグリー・シーケンスを 2 項の和からなる多項式で表現した最適化を行うことができ、誤り確率の閾値 δ^*

10

20

30

40

50

を最大とする最適な符号化を行うことができる。

【0153】

また、復号装置3は、このような符号化装置1によって符号化がなされた符号をギャラガのアルゴリズムAを用いて高精度に復号することができる。

【0154】

したがって、データ送受信システムは、符号の性能の大幅な向上を図ることができ、ユーザに優れた利便・信頼性を提供することができるものである。

【0155】

なお、本発明は、上述した実施の形態に限定されるものではない。例えば、上述した実施の形態では、符号化装置及び復号装置をデータ送受信システムにおける送信装置及び受信装置に適用して説明したが、本発明は、例えば、フロッピー（登録商標）ディスク、CD-ROM又はMO（Magnet Optic）といった、磁気、光又は光磁気ディスク等の記録媒体に対する記録及び／又は再生を行う記録及び／又は再生装置に適用することもできる。この場合、符号化装置によって符号化されたデータは、通信路に等価とされる記録媒体に記録され、復号装置によって復号されて再生されることになる。

【0156】

また、上述した実施の形態では、符号化装置及び復号装置ともハードウェアによって構成された装置であるものとして説明したが、これらの符号化装置及び復号装置とも、例えばワークステーションやパーソナルコンピュータといったコンピュータ装置において実行可能なソフトウェアとして実現することが可能である。以下、この例について、図11を参照して説明する。

【0157】

コンピュータ装置150は、同図に示すように、各部を統括して制御するCPU（Central Processing Unit）151と、各種プログラムを含む情報を格納する読み取り専用のROM152と、ワークエリアとして機能するRAM（Random Access Memory）153と、各種プログラムやデータ等の記録及び／又は再生を行うHDD（Hard Disk Drive）154と、これらのCPU151、ROM152、RAM153及びHDD154を接続するバス155と、CPU151、ROM152、RAM153及びHDD154と後述する表示部157、入力部158、通信部159及びドライブ160との間でデータの入出力を行うための入出力インターフェース156と、各種情報を表示する表示部157と、ユーザによる操作を受け付ける入力部158と、外部との通信を行うための通信部159と、着脱自在とされる記録媒体170に対する各種情報の記録及び／又は再生を行うドライブ160とを備える。

【0158】

CPU151は、バス155を介してROM152、RAM153及びHDD154と接続しており、これらのROM152、RAM153及びHDD154を制御する。また、CPU151は、バス155を介して入出力インターフェース156に接続しており、この入出力インターフェース156に接続されている表示部157、入力部158、通信部159及びドライブ160を制御する。さらに、CPU151は、ROM152、HDD154又はドライブ160に装着された記録媒体170に記録されている各種プログラムを実行する。

【0159】

ROM152は、各種プログラムを含む情報を格納している。このROM152に格納されている情報は、CPU151の制御の下に読み出される。

【0160】

RAM153は、CPU151が各種プログラムを実行する際のワークエリアとして機能し、CPU151の制御の下に、各種データを一時記憶する。

【0161】

HDD154は、CPU151の制御の下に、ハードディスクに対して各種プログラムやデータ等の記録及び／又は再生を行う。

10

20

30

40

50

【0162】

バス155は、CPU151の制御の下に、ROM152、RAM153及びHDD154から読み出された各種データ等を伝送するとともに、RAM153及びHDD154に記録する各種データ等を伝送する。

【0163】

入出力インターフェース156は、CPU151の制御の下に表示部157に各種情報を表示するためのインターフェースと、ユーザによって入力部158を介して操作された内容を示す制御信号をCPU151に対して伝送するためのインターフェースと、CPU151の制御の下に通信部159を介して外部との間でデータを入出力するためのインターフェースと、ドライブ160に装着された記録媒体170に対して各種情報の記録及び／又は再生を行うためのインターフェースとを有し、CPU151、ROM152、RAM153及びHDD154からのデータを表示部157、入力部158、通信部159及びドライブ160に対して出力したり、表示部157、入力部158、通信部159及びドライブ160からのデータをCPU151、ROM152、RAM153及びHDD154に対して入力したりする。

【0164】

表示部157は、例えばLCD(Liquid Crystal Display)からなり、CPU151の制御の下に、例えばHDD154に記録されていたデータ等の各種情報を表示する。

【0165】

入力部158は、例えばユーザによるキーボードやマウスの操作を受け付け、操作内容を示す制御信号をCPU151に対して出力する。

【0166】

通信部159は、CPU151の制御の下に、例えばネットワーク回線や衛星回線等によって外部との通信を行うインターフェースとして機能する。

【0167】

ドライブ160は、例えば、フロッピー(登録商標)ディスク、CD-ROM又はMOといった、磁気、光又は光磁気ディスク等の記録媒体170を着脱し、CPU151の制御の下に、装着された記録媒体170に対する各種情報の記録及び／又は再生を行う。

【0168】

このようなコンピュータ装置150は、CPU151によって所定のプログラムを実行することにより、上述した符号化装置1における符号化処理及び／又は復号装置3における復号処理を実現する。

【0169】

まず、コンピュータ装置150における符号化処理について説明する。

【0170】

コンピュータ装置150は、例えばユーザが符号化プログラムを実行するための所定の操作を行うと、入力部158により、操作内容を示す制御信号をCPU151に対して供給する。これに応じて、コンピュータ装置150は、CPU151により、符号化プログラムをRAM153にロードして実行し、符号化及び変調して得られたデータを通信部159を介して外部へと出力するとともに、必要に応じて、表示部157に処理結果等を表示する。

【0171】

ここで、符号化プログラムは、例えば記録媒体170によって提供されるものであって、CPU151の制御の下に、この記録媒体170から直接読み出されてもよく、ハードディスクに1度記録されたものが読み出されてもよい。また、符号化プログラムは、ROM152に予め格納されていてもよい。さらに、符号化の対象とするデータは、ここではハードディスクに記録されているものとする。なお、このデータは、上述した入力データD1に対応するものである。

【0172】

具体的には、コンピュータ装置150は、CPU151によって符号化プログラムを実行すると、CPU151の制御の下に、先に図9に示した一連の工程を行うことによってディグリー・シーケンスを算出する。

【0173】

続いて、コンピュータ装置150は、CPU151の制御の下に、算出したディグリー・シーケンスに基づいて検査行列を生成する。

【0174】

続いて、コンピュータ装置150は、CPU151の制御の下に、ハードディスクに記録されている所望のデータを読み出し、このデータに対して検査行列に基づく生成行列を積算することによってLDPC符号による符号化を行い、上述した符号化データD2に対応する符号化データを生成する。

10

【0175】

そして、コンピュータ装置150は、CPU151の制御の下に、生成した符号化データを所定の伝送シンボルにマッピングし、生成した伝送シンボルを1度ハードディスク等に記録した後、所望のタイミングで伝送シンボルを読み出し、通信部159を介して外部へと出力するとともに、必要に応じて、表示部157に処理結果等を表示する。なお、生成した伝送シンボルは、記録媒体170等に記録することもできる。

【0176】

このように、コンピュータ装置150は、上述した符号化装置1における符号化処理を符号化プログラムを実行することによって実現することができる。

20

【0177】

つぎに、コンピュータ装置150における復号処理について説明する。

【0178】

コンピュータ装置150は、例えばユーザが復号プログラムを実行するための所定の操作を行うと、入力部158により、操作内容を示す制御信号をCPU151に対して供給する。これに応じて、コンピュータ装置150は、CPU151により、復号プログラムをRAM153にロードして実行し、通信部159を介して外部から受信し、この受信値を復号するとともに、必要に応じて、表示部157に処理結果等を表示する。

【0179】

なお、復号プログラムも、符号化プログラムと同様に、例えば記録媒体170により提供されるものであって、CPU151の制御の下に、この記録媒体170から直接読み出されてもよく、ハードディスクに1度記録されたものが読み出されてもよい。また、復号プログラムは、ROM152に予め格納されていてもよい。

30

【0180】

具体的には、コンピュータ装置150は、CPU151によって復号プログラムを実行すると、CPU151の制御の下に、ハードディスクから読み出した受信値、若しくは通信部159を介して受信した受信値に対して、ギャラガのアルゴリズムAに基づく復号処理を行う。

【0181】

そして、コンピュータ装置150は、CPU151の制御の下に、このような復号動作を例えば数回乃至数十回といった所定の回数だけ反復して行い、上述した復号データD4に対応する所定の回数の復号動作の結果得られた復号データを出力する。

40

【0182】

コンピュータ装置150は、CPU151の制御の下に、得られた復号データをハードディスク等に記録し、必要に応じて、表示部157に処理結果等を表示する。なお、得られた復号データは、記録媒体170等に記録することもできる。

【0183】

このように、コンピュータ装置150は、上述した復号装置3における復号処理を復号プログラムを実行することによって実現することができる。

【0184】

50

以上のように、本発明は、その趣旨を逸脱しない範囲で適宜変更が可能であることはいうまでもない。

【0185】

【発明の効果】

以上詳細に説明したように、本発明にかかる符号化装置は、入力されたデータに対して低密度パリティ検査符号による符号化を行う符号化装置であって、検査行列における1の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出手段と、このディグリー・シーケンス算出手段によって算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成手段と、この検査行列生成手段によって生成された検査行列を用いて符号化を行う符号化手段とを備え、ディグリー・シーケンス算出手段は、検査行列における縦方向の1の個数の分布を表す縦方向ディグリー・シーケンスを、1の個数として異なる2種類の個数 n_1 、 n_2 とこれら2種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式(1)で表される2項の和からなる多項式で表現するとともに、検査行列における横方向の1の個数の分布を表す横方向ディグリー・シーケンスを、1の個数として異なる2種類の個数 m_1 、 m_2 とこれら2種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式(2)で表される2項の和からなる多項式で表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出する。

【0186】

【数54】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

【0187】

【数55】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

【0188】

したがって、本発明にかかる符号化装置は、一般式(1)及び一般式(2)で表される2項の和からなる多項式でディグリー・シーケンスを表現し、ディグリー・シーケンス算出手段によって誤り確率の閾値を最大とするディグリー・シーケンスを算出することにより、符号の性能を大幅に向上させることができる。

【0189】

また、本発明にかかる符号化方法は、入力されたデータに対して低密度パリティ検査符号による符号化を行う符号化方法であって、検査行列における1の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出工程と、このディグリー・シーケンス算出工程にて算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成工程と、この検査行列生成工程にて生成された検査行列を用いて符号化を行う

符号化工程とを備え、ディグリー・シーケンス算出工程では、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスが、1 の個数として異なる 2 種類の個数 n_1 、 n_2 とこれら 2 種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式 (1) で表される 2 項の和からなる多項式で表現されるとともに、検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケンスが、1 の個数として異なる 2 種類の個数 m_1 、 m_2 とこれら 2 種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式 (2) で表される 2 項の和からなる多項式で表現され、誤り確率の閾値を最大とするディグリー・シーケンスが算出される。

【0190】

【数56】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

【0191】

【数57】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

【0192】

したがって、本発明にかかる符号化方法は、一般式 (1) 及び一般式 (2) で表される 2 項の和からなる多項式でディグリー・シーケンスを表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出することにより、符号の性能を大幅に向上させることが可能となる。

【0193】

さらに、本発明にかかる復号装置は、検査行列における 1 の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出手段と、このディグリー・シーケンス算出手段によって算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成手段と、この検査行列生成手段によって生成された検査行列を用いて符号化を行う符号化手段とを備え、ディグリー・シーケンス算出手段は、検査行列における縦方向の 1 の個数の分布を表す縦方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 n_1 、 n_2 とこれら 2 種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式 (1) で表される 2 項の和からなる多項式で表現するとともに、検査行列における横方向の 1 の個数の分布を表す横方向ディグリー・シーケンスを、1 の個数として異なる 2 種類の個数 m_1 、 m_2 とこれら 2 種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式 (2) で表される 2 項の和からなる多項式で表現し、誤り確率の閾値を最大とするディグリー・シーケンスを算出する符号化装置によって低密度パリティ検査符号による符号化が施された符号の復号を行う復号装置であって、符号化装置から送信されたデータを受信値として受信する受信手段と、この受信手段によって受信された

10

20

30

40

50

受信値に基づいて情報ビットとしてのメッセージを算出するメッセージ算出手段とを備える。

【0194】

【数58】

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\dots (1)$

10

【0195】

【数59】

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\dots (2)$

20

【0196】

したがって、本発明にかかる復号装置は、一般式(1)及び一般式(2)で表される2項の和からなる多項式で表現されたディグリー・シーケンスに基づいて誤り確率の閾値を最大とするように符号化された符号をメッセージ算出手段によって高精度に復号することができる。

【0197】

さらにまた、本発明にかかる復号方法は、検査行列における1の個数の分布を表すディグリー・シーケンスを算出するディグリー・シーケンス算出工程と、このディグリー・シーケンス算出工程にて算出されたディグリー・シーケンスに基づいて検査行列を生成する検査行列生成工程と、この検査行列生成工程にて生成された検査行列を用いて符号化を行う符号化工程とを備え、ディグリー・シーケンス算出工程では、検査行列における縦方向の1の個数の分布を表す縦方向ディグリー・シーケンスが、1の個数として異なる2種類の個数 n_1 、 n_2 とこれら2種類の個数 n_1 、 n_2 の割合 λ_1 、 λ_2 とをパラメータとする下記一般式(1)で表される2項の和からなる多項式で表現されるとともに、検査行列における横方向の1の個数の分布を表す横方向ディグリー・シーケンスが、1の個数として異なる2種類の個数 m_1 、 m_2 とこれら2種類の個数 m_1 、 m_2 の割合 ρ_1 、 ρ_2 とをパラメータとする下記一般式(2)で表される2項の和からなる多項式で表現され、誤り確率の閾値を最大とするディグリー・シーケンスが算出される符号化方法を用いて低密度パリティ検査符号による符号化が施された符号の復号を行う復号方法であって、送信されてきたデータを受信値として受信する受信工程と、この受信工程にて受信された受信値に基づいて情報ビットとしてのメッセージを算出するメッセージ算出工程とを備えることを特徴としている。

【0198】

【数60】

30

40

$$\lambda(x) = \lambda_1 x^{n_1} + \lambda_2 x^{n_2}$$

ただし、 $\lambda_1 + \lambda_2 = 1$ $\cdots (1)$

【0199】
【数61】

10

$$\rho(x) = \rho_1 x^{m_1} + \rho_2 x^{m_2}$$

ただし、 $\rho_1 + \rho_2 = 1$ $\cdots (2)$

20

【0200】

したがって、本発明にかかる復号方法は、一般式(1)及び一般式(2)で表される2項の和からなる多項式で表現されたディグリー・シーケンスに基づいて誤り確率の閾値を最大とするように符号化された符号を高精度に復号することが可能となる。

【図面の簡単な説明】

【図1】本発明の実施の形態として示すデータ送受信システムを適用する通信モデルの構成を説明するブロック図である。

【図2】(3, 6)符号を復号する際における各ノード間でのメッセージの流れを説明する図であって、クロスオーバーの誤り確率を P_0 と、所定回数の繰り返し復号後の誤り確率とを説明するための図である。

30

【図3】ギャラガのアルゴリズムAの誤り訂正の特性を説明する図である。

【図4】ギャラガのアルゴリズムAの誤り訂正の特性を説明する図であって、 $dv = 4, 5$ のときにおけるLDPC符号の1ブロックの大きさ n を100000に増加させたときにおける特性を説明する図である。

【図5】ギャラガのアルゴリズムAの誤り訂正の特性を説明する図であって、変数 t を変化させ、さらに、 dv, dc を変化させたときにおける特性を説明する図である。

【図6】ギャラガのアルゴリズムAの誤り訂正の特性を説明する図であって、 v_1, v_2, c_1, c_2 を変化させたときにおける特性を説明する図である。

【図7】ギャラガのアルゴリズムAの誤り訂正の特性を説明する図であって、 c_1, c_2 を変化させたときにおける誤り確率の閾値 δ^* の変化を詳細にみるために横軸を拡大した図である。

40

【図8】同データ送受信システムにおける符号化装置の構成を説明するブロック図である。

【図9】同符号化装置が有するディグリー・シーケンス算出部によって最適なディグリー・シーケンスを算出する際の一連の工程を説明するフローチャートである。

【図10】同データ送受信システムにおける復号装置の構成を説明するブロック図である。

【図11】コンピュータ装置の構成を説明するブロック図である。

【図12】疎な検査行列の一例を説明する図である。

【図13】LDPC符号を復号する際の一連の手順を説明するフローチャートである。

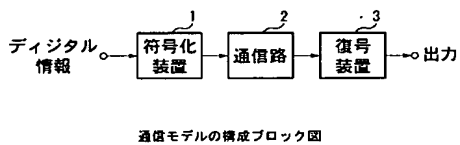
50

【図14】(3,6)符号を復号する際における各ノード間でのメッセージの流れを説明する図である。

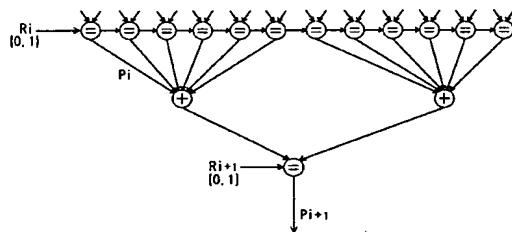
【符号の説明】

1 符号化装置、 3 復号装置、 10 ディグリー・シーケンス算出部、 20 検査行列生成部、 30 符号化部、 50 受信部、 60 メッセージ算出部、 150 コンピュータ装置

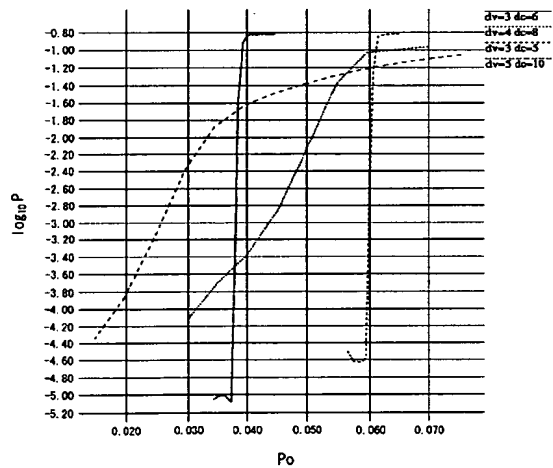
【図1】



【図2】

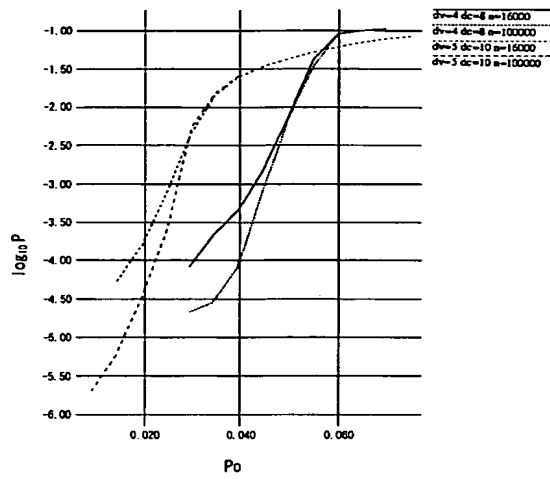


【図3】



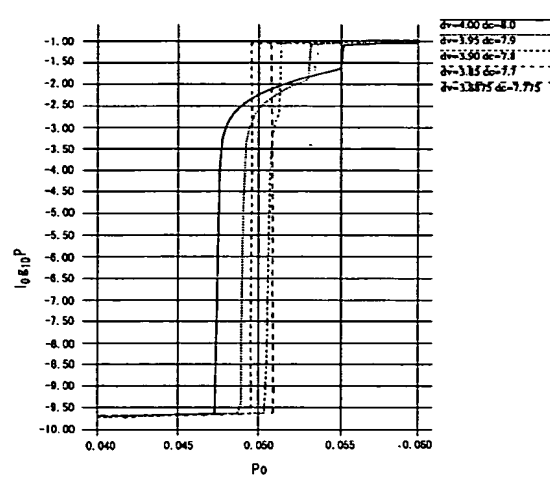
ギャラガのアルゴリズムAの誤り訂正の特性

【図 4】



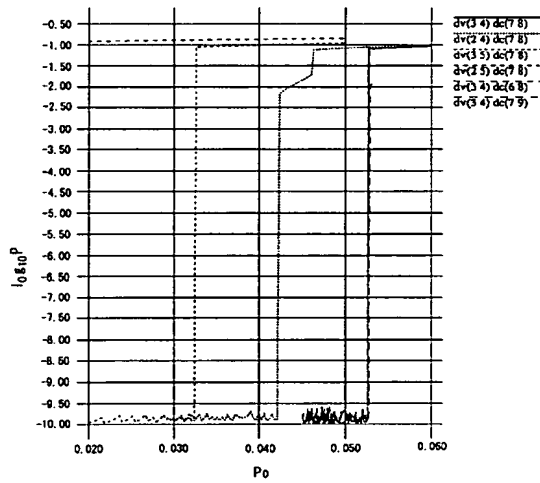
ギャラガのアルゴリズムAの誤り訂正の特性

【図 5】



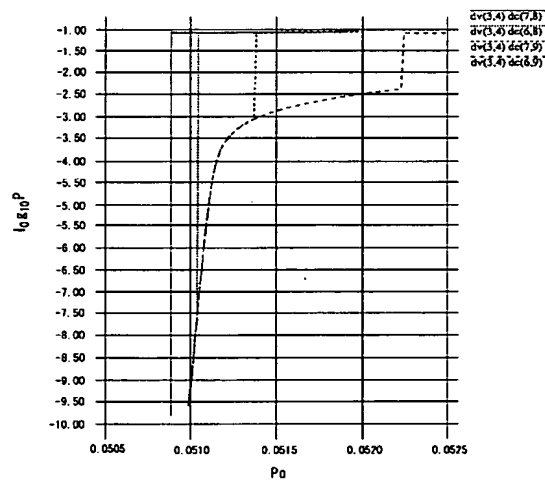
ギャラガのアルゴリズムAの誤り訂正の特性

【図 6】



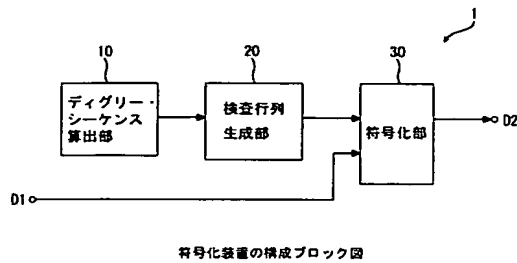
ギャラガのアルゴリズムAの誤り訂正の特性

【図 7】

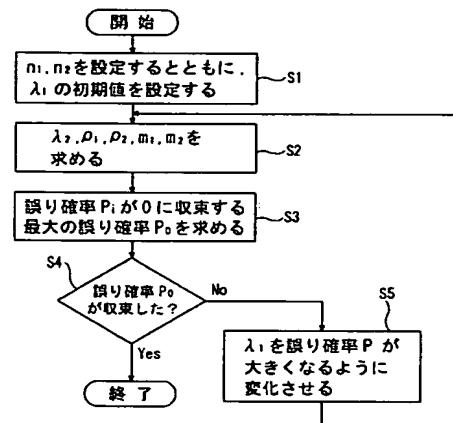


ギャラガのアルゴリズムAの誤り訂正の特性

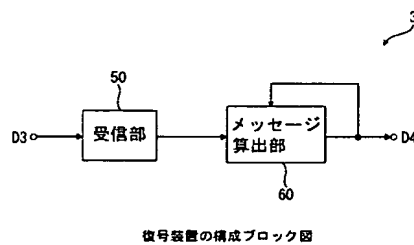
【図 8】



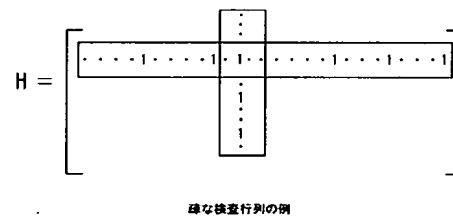
【図 9】



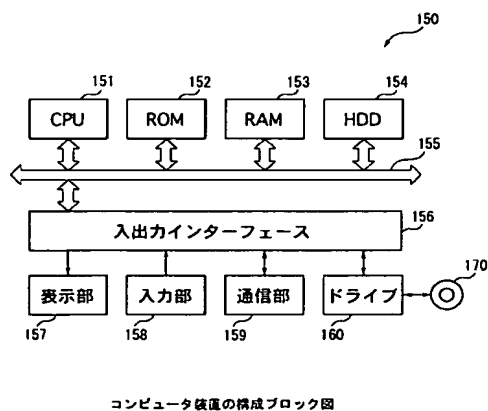
【図 10】



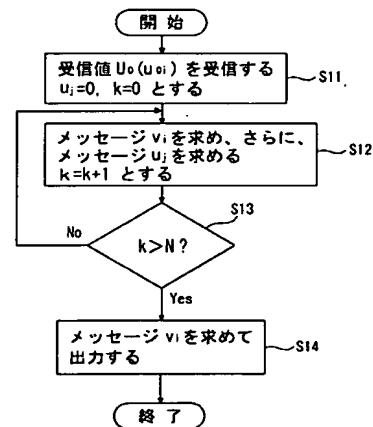
【図 12】



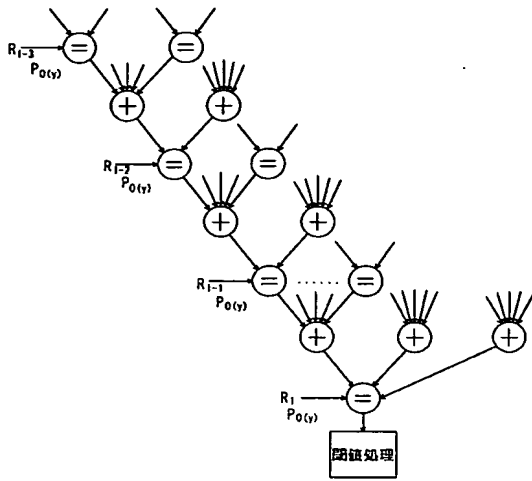
【図 11】



【図 13】



【図 14】



メッセージの流れの説明図

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☒ FADED TEXT OR DRAWING
- ☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☒ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.